# 特許協力条約

РСТ

特許性に関する国際予備報告(特許協力条約第二章)

(法第12条、法施行規則第56条) [PCT36条及びPCT規則70]

出願人又は代理人 の書類記号 58P0941W0	ラ 仮の子がにとに グ・しは、依氏に しエ/ エエ じん/ 410亿 参照すること。					
国際出願番号 PCT/JP2005/005948	国際出願日 (日.月.年) 29	. 03. 2005	優先日 (日.月.年) 31.	03.2	2004	
国際特許分類(I P C) Int.Cl. <i>H05B37/02</i>	<b>?</b> (2006. 01)					
出願人(氏名又は名称) パイオニア株式会社						
#正されて、この報告の基本 囲及び/又は図面の用紙() 第 I 欄 4. 及び補充欄に示 国際予備審査機関が認定した。 む. 電子媒体は全部で 配列表に関する補充欄に示す。 (実施細則第802号参照) 4. この国際予備審査報告は、次の内容を 第 I 欄 国際予備審査報 第 I 欄 優先権	規定に従い送付する と含めて全部で いている。 ページであ 遊とされた及び/又 PCT規則 70.16及 したように、出願時 た差替え用紙 ように、電子形式に と含む。	る。     4 ページア る。 はこの国際予備審査機関 び実施細則第 607 号参照 における国際出願の開え	からなる。 関が認めた訂正を含む (素子媒体の種 に関連するテーブルを含	を含むも類、数を	らのとこの	
第II欄 新規性、進歩性又は産業上の利用可能性についての国際予備審査報告の不作成第IV欄 発明の単一性の欠如 第V欄 PCT35条(2)に規定する新規性、進歩性又は産業上の利用可能性についての見解、それを裏付けるための文献及び説明 第VI欄 ある種の引用文献 第VI欄 国際出願の不備 第VI欄 国際出願に対する意見						
国際予備審査の請求書を受理した日 30.01.2006						
タチルバキマル 株計庁室木庁(按照のも又職員) 3 X 3 ご					3116	

特許庁審査官(権限のある職員)

永田 和彦

名称及びあて先

日本国特許庁(IPEA/JP)

郵便番号100-8915

第	I欄	報告の基礎				
1.	言語	に関し、この予備審査	:報告は以下のもの	を基礎と	した。	
		出願時の言語による[	国際出願			
	-	出願時の言語から次の	の目的のための言詞	語である		語に翻訳された、この国際出願の翻訳文
		国際調査(PC)		_		
		国際公開(PC)				
		国際予備審査(I		又は55.3	(a))	
			0, 2, 1,		. , ,	
2.						規定に基づく命令に応答するために提出され
	た差	<b>を替え用紙は、この報告</b>	Fにおいて「出願時	針 とし、	この報告に添付し	ていない。)
	, mary					
		出願時の国際出願書類	摂			
	V	明細書				
	*****	77/15 🛱				
		第 1, 4	-24	ページ、	出願時に提出され	たもの
		第 2,	3	ページ*、	30. 01. 2006	付けで国際予備審査機関が受理したもの
		第		ページ*、	·	たもの     付けで国際予備審査機関が受理したもの     付けで国際予備審査機関が受理したもの
	V	請求の範囲				
	3.T.			百	中國時に掲出され	t= 1. D
		第		—— <sup>(2)、</sup> (6)*	DのT10冬の相	たもの 2定に基づき補正されたもの
		第 1-4	4, 6-9		30. 01. 2006	付けで国際予備審査機関が受理したもの
		第		項*、	`	付けで国際予備審査機関が受理したもの 付けで国際予備審査機関が受理したもの
	V					
	350	図面	. 0	১১ /জা	口屋部生)ヶ田 ロ シン	it in
		弗		<del>*****</del>  凶 、 - 3	田願時に提出され	(たもの) (おって) (たもの) (おって)
		カ 笋		- ジ / 図 *、 - ジ / 図 *	`	れたもの 付けで国際予備審査機関が受理したもの 付けで国際予備審査機関が受理したもの
		স্য		✓ / M·\	`	
		配列表又は関連する				
		配列表に関する社	哺充欄を参照する、	こと。		
3.	V	補正により、下記の	書類が削除された。	o		
		明細書	<b>第</b>			~~~~ <u>`</u>
		請求の範囲	第		5	項
		図面	第 第			<u></u> で ページ/図
		配列表(具体的)				
		配列表に関連する	るテーブル(具体的	内に記載す	ーること) 	
	بسي	to de a la la la lorge		ter dia		
4.	1					「に示した補正が出願時における開示の範囲を超」 こして作成した。 (PCT規則 70.2(c))
		んてきないこものと記				
		明細書	第			ページ
		請求の範囲	第			項
		図面				ページ/図
		配列表(具体的)				
		配列表に関連する	5テーブル(具体的	内に記載す	「ること)	
* 4	4. 1	こ該当する場合、その月	月紙に "supersede	·d″と記入	くされることがある	۰

第V欄 新規性、進歩性又は産業 それを裏付ける文献及び		D法第 12 条(P C T 35 条(2))に定める見解、	
1. 見解			
新規性(N)	請求の範囲	1-4, 6-9	有 無
進歩性(IS)	請求の範囲 請求の範囲	1-4, 6-9	有 無
産業上の利用可能性(IA)	請求の範囲 請求の範囲	1-4, 6-9	有 無

2. 文献及び説明 (PCT規則 70.7)

文献1: JP 63-301488 A (三菱電機株式会社) 1988.12.08, 全文, 全図

(ファミリーなし)

文献2: JP 11-233276 A (エフ・エム・エス・オーディオ・センディリアン・バハド)

1999.08.27, 全文, 全図 (ファミリーなし)

文献3: 日本国実用新案登録出願56-153258号(日本国実用新案登録出願公開58-58619 号) の願書に最初に添付した明細書及び図面の内容を記録したマイクロフィルム (東芝熱器具株式会社) 1983.04.20, 全文, 全図 (ファミリーなし) 文献4: JP 2002-189522 A (ローム株式会社) 2002.07.05, 全文, 全図

(ファミリーなし)

文献5: JP 2-123965 A (松下電工株式会社) 1990.05.11, 全文, 全図 (ファミリーなし)

請求の範囲1-4,6-9に係る発明は、国際調査報告で引用されたいずれの文献にも記 載されておらず、当業者にとって自明なものでもない。

第VII欄 国際出願の	の不備			
		ついて、次の不備を		
請求の範囲 1	記載の	「前記光素子」	は「前記発光素子」	の誤記である。

- [0008] 上記従来の照明調整回路では、ツェナーダイオード (D1) に生じる定電圧 (V2) を基準電圧とし、その定電圧 (V2) をスイッチングして平滑化することにより、ドライブ 用トランジスタ (Q1) のベース電位を調整するための直流電圧 (VB) を生成する構成 となっているため、電源 (Vcc) の電圧変動の影響を受けることなく、照明ランプ (FL) が一定の照度となるように調整することが可能となっている。
- [0009] しかし、電源 (Vec) に変動が生じて、その電圧レベルが上昇した場合、ドライブ用トランジスタ (Q1) のベース電位は直流電圧 (VB) によって一定に保たれるため、ドライブ用トランジスタ (Q1) のコレクタベース間電圧が上昇し、そのコレクタ損失が大きくなるという問題があった。
- [0010] 特に、消費電力の大きな照明ランプ (FL)を駆動制御する場合、電源 (Vcc)の電圧 レベルが上昇すると、ドライブ用トランジスタ (Q1) に対する負荷が大きくなって、ドライブ用トランジスタ (Q1) のコレクタ損失が急激に増大し、発熱等によってドライブ 用トランジスタ (Q1) の特性が劣化したり、損傷等を招くという問題があった。
- [0011] 本発明は、こうした従来の問題点に鑑みてなされたものであり、例えば照明ランプや発光素子等を駆動する駆動素子を有する照明制御回路であって、電源電圧変動等が生じた場合でも、該駆動素子に対する負荷を低減し得る照明制御回路を提供することを目的とする。
- [0012] また、電源電圧変動等が生じた場合でも、例えば照明ランプや発光ランプや発光素子等の照度や光度等のいわゆる明るさを安定化させることが可能な照明制御回路を提供することを目的とする。

### 課題を解決するための手段

- [0013] 請求項1に記載の発明は、発光素子を駆動制御する照明制御回路であって、前記発光素子の明るさを設定する直流電圧の制御用信号を生成する生成手段と、前記発光素子と共に電源に直列接続され、前記制御用信号に従って前記電源から前記発光素子に駆動電力を供給して発光させる駆動トランジスタと、前記電源の電源電圧と所定の基準電圧との差電圧を検出し、前記差電圧を調整可能な係数で分圧して検出電圧を生成する検出手段と、前記発光素子及び前記駆動トランジスタと共に前記電源に直列接続され、前記検出電圧を電力増幅して前記検出電圧に追従する補償電圧を発生することにより、前記電源の電源電圧と前記補償電圧との差の電圧を前記光素子及び駆動トランジスタとの両端に生じさせる補償手段と、を備え、前記電源の電源電圧の変動に際し、前記補償手段が前記補償電圧を発生することで、前記変動した電源電圧の変化率に比して、前記発光素子及び前記駆動トランジスタとの両端に掛かる前記差の電圧の変化率を小さくすることを特徴とする。
- [0014] 請求項7に記載の発明は、発光素子を駆動制御する照明制御回路であって、前記発光素

子と共に電源に直列接続される駆動トランジスタと、前記電源の電源電圧と所定の基準電圧との差電圧を検出し、前記差電圧を調整可能な係数で分圧した電圧と前記基準電圧とを加えた検出電圧を生成する検出手段と、前記発光素子の明るさを設定するためのPWM信号に従って前記検出電圧をスイッチングし、スイッチング信号を出力するスイッチング素子と、前記スイッチング信号を平滑化し直流電圧の制御用信号を生成する平滑手段と、前記制御用信号の直流電圧に従って前記駆動トランジスタを制御し、前記電源から前記発光素子に前記直流電圧に比例した駆動電力を供給させる補償手段と、を備え、前記電源の電源電圧の変動に際し、前記係数に従って前記制御用信号の直流電圧が前記変動した電源電圧の変化率に比して小さな変化率で変化することで、前記駆動トランジスタの前記発光素子への駆動電力を前記係数に従って抑制することを特徴とする。

#### 図面の簡単な説明

- [0015] [図1] 本発明の第1の実施形態に係る照明制御回路の構成を表した回路図である。
  - 「図21図1に示した照明制御回路の基本特性を説明するための特性図である。
  - 「図3] 本発明の第2の実施形態に係る照明制御回路の構成を表した回路図である。
  - 「図4] 第1の実施例に係る照明制御回路の構成を表した回路図である。
  - 「図5]第2の実施例に係る照明制御回路の構成を表した回路図である。

#### 発明を実施するための最良の形態

- [0016] 本発明に係る照明制御回路の2つの実施形態を図1〜図3を参照して説明する。
- [0017] [実施形態1]

図1は、第1の実施形態に係る照明制御回路1の構成を表した回路図である。

同図において、この照明制御回路1は、制御信号源2と、制御素子としてのスイッチング素子3と、平滑部4と、駆動素子5と、基準部6と、検出部7と、補償部8を備えて構成されており、例えば自動車に搭載されている車載バッテリ等の電源PWRに接続されると、該電源PWRからの電力供給を受けて発光する照明ランプや発光ランプや発光素子等FLの照度や光度を制御する。

- [0018] なお、以下の説明では、便宜上、照明ランプや発光ランプや発光素子等FLを単に「発光素子」と総称することとする。
- [0019] 制御信号源2は、PWM信号S 1を出力する発振回路等で形成されており、外部からの操作入力によって、PWM信号S 1のパルス幅(論理"H"となるときのパルス幅)Wを可変調整することが可能となっている。別言すれば、外部操作によってPWM信号S 1のデューティを可変調整することが可能となっている。
- [0020] スイッチング素子 3 は、PWM信号S 1 に従ってスイッチング動作し、PWM信号S 1

## 請求の範囲

[1] (補正後) 発光素子を駆動制御する照明制御回路であって、

前記発光素子の明るさを設定する直流電圧の制御用信号を生成する生成手段と、

前記発光素子と共に電源に直列接続され、前記制御用信号に従って前記電源から前記発光素子に駆動電力を供給して発光させる駆動トランジスタと、

前記電源の電源電圧と所定の基準電圧との差電圧を検出し、前記差電圧を調整可能な係数で分圧して検出電圧を生成する検出手段と、

前記発光素子及び前記駆動トランジスタと共に前記電源に直列接続され、前記検出電圧を電力増幅して前記検出電圧に追従する補償電圧を発生することにより、前記電源の電源電圧と前記補償電圧との差の電圧を前記光素子及び駆動トランジスタとの両端に生じさせる補償手段と、

を備え、

前記電源の電源電圧の変動に際し、前記補償手段が前記補償電圧を発生する ことで、前記変動した電源電圧の変化率に比して、前記発光素子及び前記駆動 トランジスタとの両端に掛かる前記差の電圧の変化率を小さくすることを特徴 とする照明制御回路。

- [2] (補正後) 前記検出手段は、前記係数を調整可能な分圧抵抗を有し、前記分 圧抵抗で前記差電圧を分圧して、前記分圧した電圧を生成することを特徴とす る請求項1に記載の照明制御回路。
- [3] (補正後) 前記検出手段は、定電圧の前記基準電圧を発生する電子素子を有し、前記電子素子と前記分圧抵抗が、前記電源の電源電圧に対し直列接続されていることを特徴とする請求項2に記載の照明制御回路。
- [4] (補正後) 前記制御用信号の直流電圧は調整可能であることを特徴とする請求 1~3の何れか 1項に記載の照明制御回路。
- [5] (削除)
- [6] (補正後) 前記補償手段は、前記検出電圧に基づいて電力増幅を行い前記補 償電圧を発生するトランジスタで形成され、

前記生成手段は、デューティが調整可能なスイッチング信号を平滑化して前

記直流電圧の制御用信号を生成する平滑手段を有することを特徴とする請求項 1~4の何れか1項に記載の照明制御回路。

[7] (補正後) 発光素子を駆動制御する照明制御回路であって、

前記発光素子と共に電源に直列接続される駆動トランジスタと、

前記電源の電源電圧と所定の基準電圧との差電圧を検出し、前記差電圧を調整可能な係数で分圧した電圧と前記基準電圧とを加えた検出電圧を生成する検出手段と、

前記発光素子の明るさを設定するためのPWM信号に従って前記検出電圧を スイッチングし、スイッチング信号を出力するスイッチング素子と、

前記スイッチング信号を平滑化し直流電圧の制御用信号を生成する平滑手段と、

前記制御用信号の直流電圧に従って前記駆動トランジスタを制御し、前記電源から前記発光素子に前記直流電圧に比例した駆動電力を供給させる補償手段と、

を備え、

前記電源の電源電圧の変動に際し、前記係数に従って前記制御用信号の直流 電圧が前記変動した電源電圧の変化率に比して小さな変化率で変化すること で、前記駆動トランジスタの前記発光素子への駆動電力を前記係数に従って抑 制することを特徴とする照明制御回路。

- [8] (補正後) 前記検出手段は、前記係数を調整可能な分圧抵抗を有し、前記分 圧抵抗で前記差電圧を分圧して、前記分圧した電圧を生成することを特徴とす る請求項7に記載の照明制御回路。
- [9] (補正後) 前記補償手段は、前記制御用信号の直流電圧に従って前記駆動トランジスタの制御電流を制御するトランジスタであることを特徴とする請求項7又は8に記載の照明制御回路。